



18K04型
4ch570MHz再同期モジュール
完成図

- ・仕様書・試験成績書
- ・回路図・組立図面
- ・部品表・機構図面
- ・基板図面

担当	承認
	

株式会社 デジテックス研究所
〒181-0011 東京都三鷹市井口3-3-24
TEL:0422-31-1111 (代) FAX:0422-32-3514

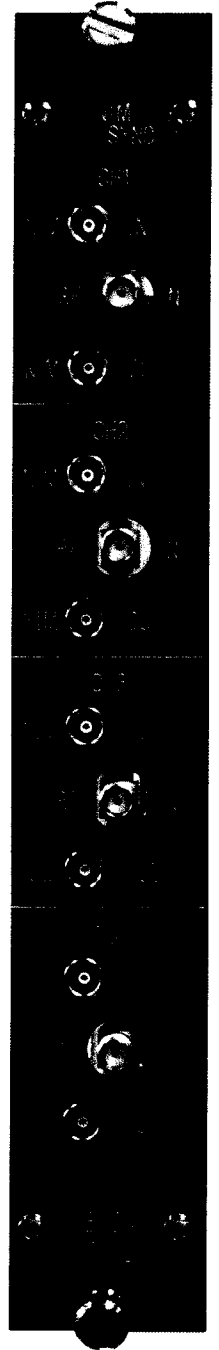
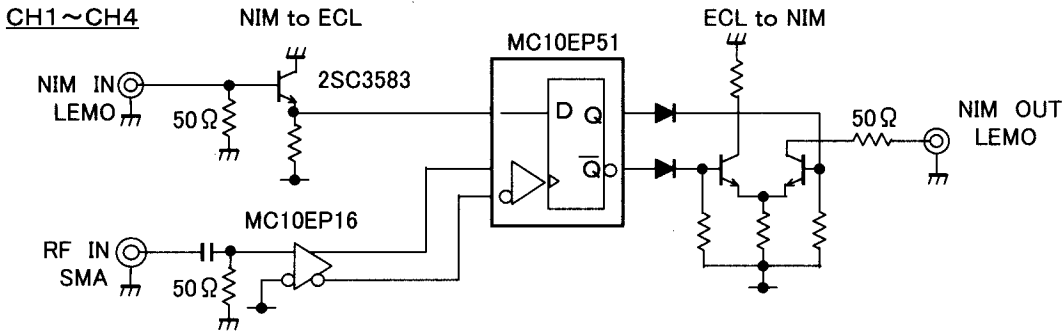
■概要

本モジュールは、TD-4などのディレイモジュールより出力されたNIM信号を、さらに低ジッタのD-F/Fで再同期してNIM信号を出力する4チャンネル独立のモジュールです。

■仕様

一般仕様	NIM1幅モジュール	
チャンネル数	4チャンネル 入力、出力、クロック全て独立	
入力	信号レベル 入力インピーダンス コネクタ	NIM信号 50Ω LEMOコネクタ
出力	信号レベル 出力インピーダンス コネクタ	NIM信号 50Ω LEMOコネクタ
RF入力	信号レベル 周波数 入力インピーダンス コネクタ	-5~15dBm 400~600MHz 正弦波 50Ω SMAコネクタ
ジッタ	RF-NIM-OUT	2ps Typ. (暫定)
使用電源	-6V	0.6A以内

■基本回路





製造・販売: (株)デジテックス研究所
 〒181-0011 東京都三鷹市井口3-3-24
 Tel. 0422-31-1111(代)
 Fax. 0422-32-3514

再同期モジュール18K04型 検査成績書

検査日 2008/12/16

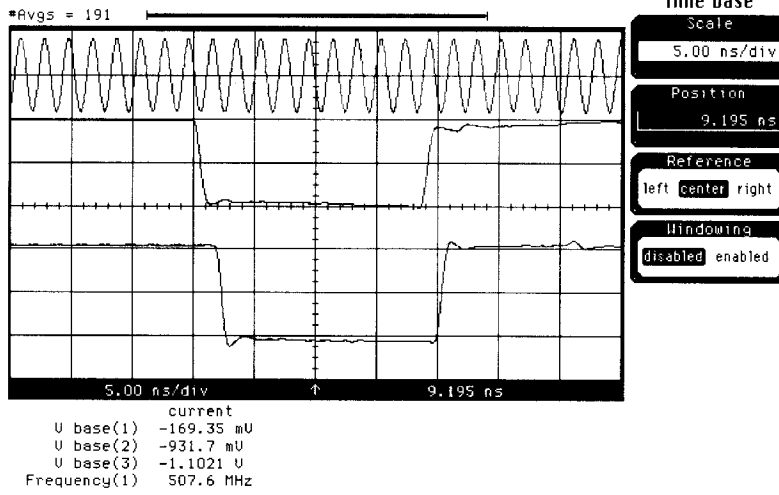
温度 32℃ 湿度 19%

検査項目	シリアル番号		
	S/N:0812001	S/N:0812002	
外観検査	OK	OK	
電源電圧 -6V (基板端子)	-5.92V	-5.92V	
電源電圧 (ポリSW出力)	-5.76V	-5.76V	
電源電圧 (フィルタ出力)	-5.75V	-5.75V	
電源-5.2V (D5アノード)	-5.03V	-5.03V	
VEE電源-3.3V (REG)	-3.34V	-3.33V	
VTT電源-2V (REG)	-2.04V	-2.05V	
-6V消費電流	0.52A	0.52A	
ECL電源選択 (-5.2V/-3.3V)	-3.3V固定	-3.3V固定	
CH1	NIM OUT 動作確認	OK	OK
	出力レベル (50Ω)	-1V	-1V
CH2	NIM OUT 動作確認	OK	OK
	出力レベル (50Ω)	-1V	-1V
CH3	NIM OUT 動作確認	OK	OK
	出力レベル (50Ω)	-1V	-1V
CH4	NIM OUT 動作確認	OK	OK
	出力レベル (50Ω)	-1V	-1V

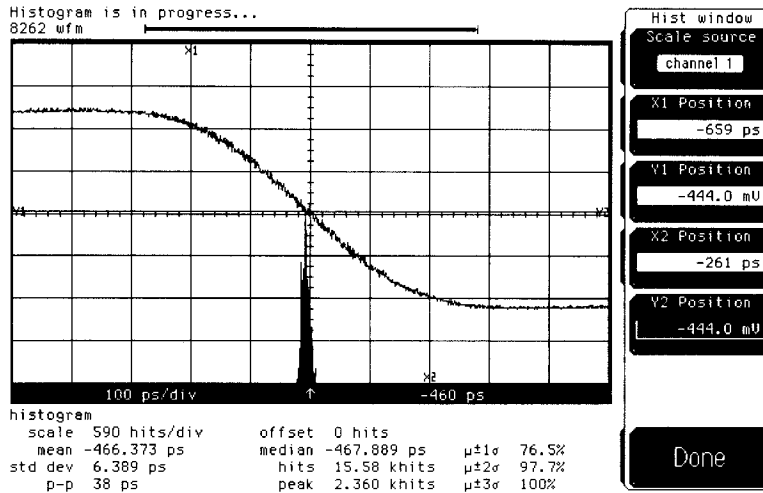
承認印	検査印
	

18K04 CH1 (S/N:0812001)

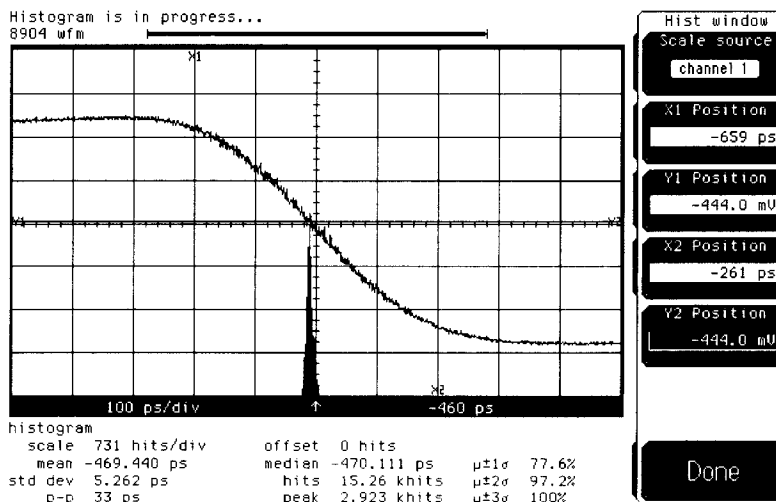
入力ー出力波形



上段 : RF
508 MHz
0 dBm
中段 : NIM入力
下段 : NIM出力



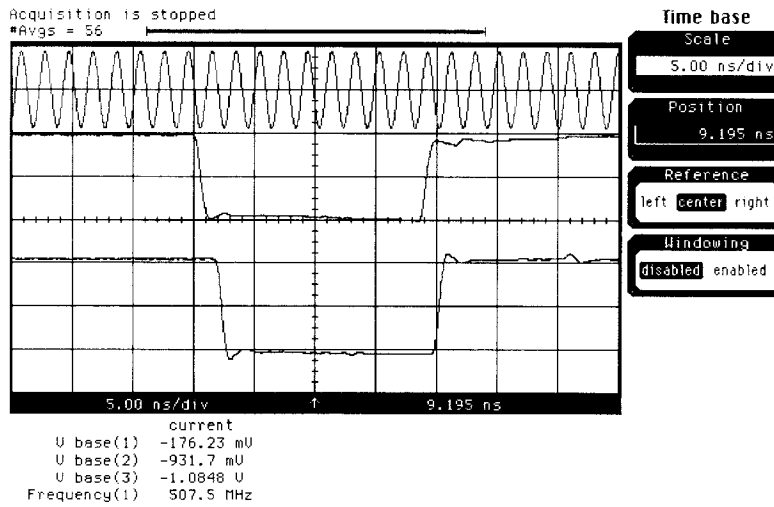
CH1
NIM入力側
ヒストグラム



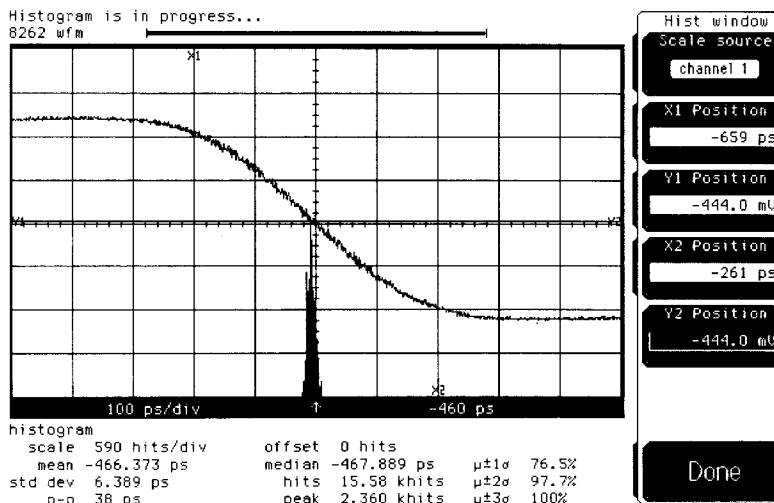
CH1
NIM出力側
ヒストグラム

※CH2~CH4も同等波形

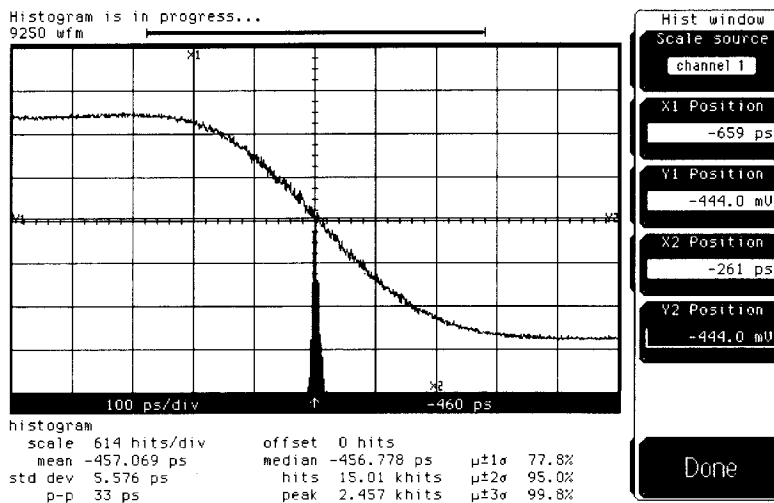
18K04 CH1 (S/N:0812002)



入力-出力波形
上段: RF
508 MHz
0 dBm
中段: NIM入力
下段: NIM出力



CH1
NIM入力側
ヒストグラム

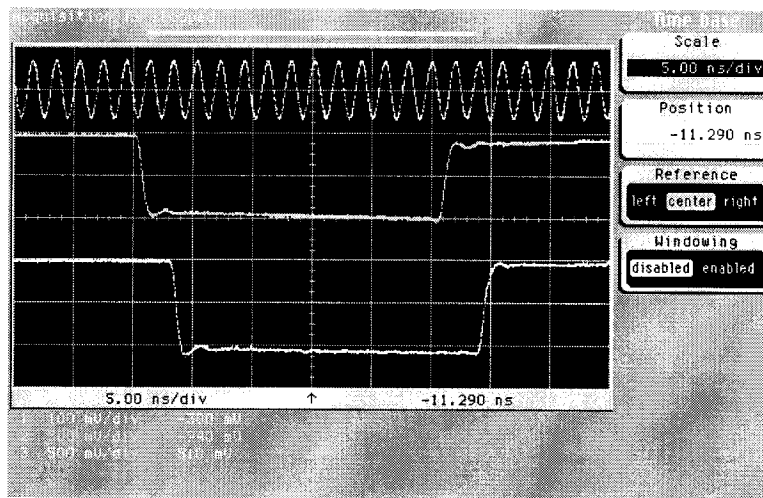


CH1
NIM出力側
ヒストグラム

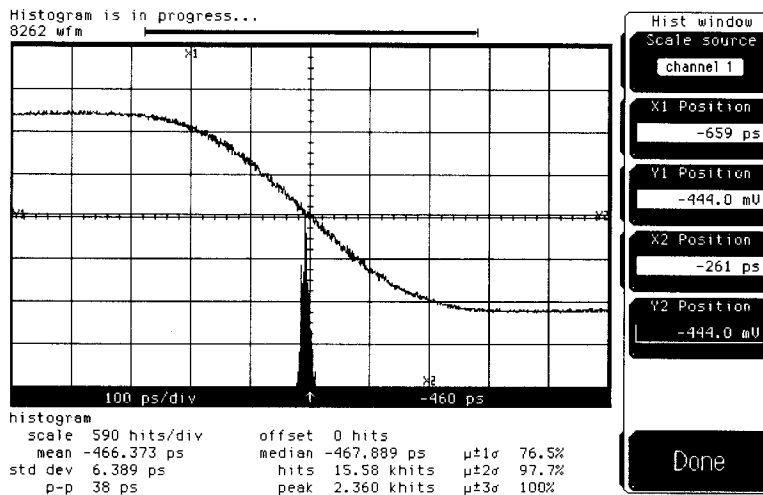
※CH2~CH4も同等波形

(参考波形) 17K97 CH1 (南沢キ)

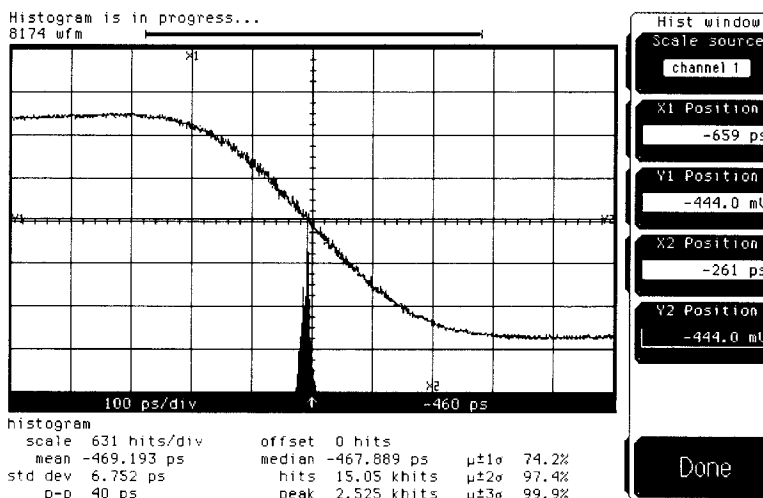
入力-出力波形



上段: RF
508 MHz
0 dBm
中段: NIM入力
下段: NIM出力



CH1
NIM入力側
ヒストグラム



CH1
NIM出力側
ヒストグラム