PASJ2016 MOP030

Cバンド大電力3ポートサーキュレータの設計・製作 DEVELOPMENT OF A C-BAND 3-PORT CIRCULATOR

金田 健一 ^{*A)}、水島 弘二 ^{A)}、田辺 英二 ^{A)}、豊川 弘之 ^{B)} Kenichi Kaneta^{*A)}, Hiroji Mizushima^{A)}, Eiji Tanabe^{A)}, Hiroyuki Toyokawa^{B)} ^{A)}AET, Inc. ^{B)}AIST

Abstract

We newly develop a Y-junction circulator as a high-power component for AIST. Experiments of the C-band circulator are conducted with a high power source at 5.3GHz and it withstands 450 kW peak power. In order to reduce the maximum electric field intensity, we separate two ferrites with large gap. 3D EM simulation was performed in order to overcome those design limitations.

1. はじめに

産業技術総合研究所では道路床版や鉄筋コンクリー ト構造物などの社会インフラの劣化診断を高精度か つ迅速に行うため、高エネルギー X 線を用いた後方 散乱 X 線イメージングによる非破壊検査手法の研究 をスタートしたところである。小型電子加速器のメ リットである可搬性を活かし、野外でのコンクリー ト内部を高精度画像として可視化することを目指し ている。そのための X 線源として 1 [MeV] 以下の小 型電子加速器を開発することとなった。よりコンパ クトにするため加速管はシャントインピーダンスの 高い定在波型にした。定在波型加速管はアーキング 等の負荷側のインピーダンスミスマッチによる反射 電力によるマグネトロンの不安定動作や破壊を防ぐ ため、アイソレータが必要になる。コンパクト化を 求めピーク電力 600 [kW]、平均 600 [W] マグネトロン 用アイソレータとして海外製3ポートサーキュレー タを採択したが、大電力試験中に非線形効果を確認 した。調査を行ったところ海外製サーキュレータは Below Resonance で設計されていた。海外製3ポート サーキュレータが 600 [kW] の大電力下で使用できな いことが分かったので、緊急措置として4ポートサー キュレータを使用して後方散乱 X 線試験を行なった が、システム全体が大きくなってしまうため、コンパ クトな3ポートサーキュレータの開発が急務となっ た。今回開発したサーキュレータは放電を抑えるため にフェライト間隔を広げ、非線形効果を避けるため に Above Resonance で設計している。サイズは海外製 3ポートサーキュレータより小さく設計した。本装置 が動作周波数 5.3 [GHz]、ピーク出力 450 [kW] の大電 力下で稼動することを確認した。マグネトロンの出 力が下がっていたため 600 [kW] までの試験は行えな かったが、結果を見ると 600 [kW] で問題なく使用で きそうである。またショート板を用いた負荷側が完 全反射した場合の大電力試験も実施している。本論 文ではシミュレーション結果から設計製作、大電力 試験について報告する。

2.1 仕様

開発した C バンド大電力 3 ポートサーキュレータ の基本仕様を Table 1 に示す。

Table 1. Specifications of C-Danu 3-Fort virculation	Table 1	1: 5	Specifications	of C-Band	3-Port	Virculate
--	---------	------	----------------	-----------	--------	-----------

Frequency	5.3GHz±20MHz
Peak power	600kW
Average power	600W
Waveguide	WRI-187 (WRJ-5)
Flange	UG-148C/U
WG pressure	0.2MPa
Cooling water flow rate	0.5 [L/min]
Cooling water temp.	30±5 [°C]

2.2 基本設計

大電力サーキュレータを設計する上でフェライト のスピン波の発生に伴う非線形効果と電力損失に基 づく発熱の問題を考慮すべきである[1]。そこで使用 実績のある Trans-Tech 社 [2]のTTVG-1000(飽和磁化: 1kGauss) Calcium, Vanadium ドープフェライトを選択 して、Above resonant 型サーキュレータで設計した [4]。 シミュレーションの結果、フェライトは薄くするほど フェライトの表面電界強度が低くなることが分かっ た。しかし、薄すぎるとサーキュレータとしての動作 しない。そこで加工性や強度、熱伝導率を考慮して フェライト厚を 2 [mm] とした。また、フェライト径 は理論式から 13.1 [mm] に決定した [3]。

Cバンド大電力3ポートサーキュレータの製作

3.1 Cバンド大電力3ポートサーキュレータの構造

Figure 1 に C バンド大電力アイソレータの外観を示 す。内部はサーキュレータの中心に二枚のフェライ トが上下に接着した構造である。Figure 2 に示すよう

Cバンド大電力3ポートサーキュレータの設計

^{*} kaneta@aetjapan.com

Proceedings of the 13th Annual Meeting of Particle Accelerator Society of Japan August 8-10, 2016, Chiba, Japan

PASJ2016 MOP030



Figure 1: External view of C-band 3-port circulator.

に、フェライトを取り外すことも考え、フランジ形状 にしている。また、フランジの接触面が放電しないよ うに接触部の電界強度、電流密度が高くないことを CST STUDIO SUITE[5] を用いて確認した。



Figure 2: Cross-section view of C-band 3-port circulator.

3.2 低電力試験

低電力試験での反射特性、挿入損失、アイソレー ションを Figure 3、4、5 に示す。水温を±5 [°C] で変 化させて測定を行った。シミュレーションは実際に 使用する水温 30[°C] の測定結果にあわせて設定した。 600 [kW] の入力電力を仮定してシミュレーションす るとフェライト表面の最大電界強度は 2.7 [MV/m] で あった。

測定の結果水温が $\pm 5[^{\circ}C]$ 変化した時に周波数は $\pm 10 [MHz] シフトすることが分かった。これはフェラ$ $イトの飽和磁化が温度変化によって 4[Gauss/^C] 変化$ するためである。

4. 大電力試験

4.1 大電力試験セットアップ

大電力試験は Figure 6 のテストシステムを構成した。終端側はダミーロードとショート板を取り換え



Figure 3: Measurement and simulation of return loss at input port.



Figure 4: Measurement and simulation of isolation.

ることが可能である。異なるセットアップで大電力 試験結果を比較する。また、ショート板については管 内波長 $\lambda_g/4$ のスペーサを用いることで、最大負荷試 験が行える。

4.2 終端をダミーロードとした時の大電力試験結果

パルス幅 2[µs]、繰り返し 100 [pps] の出力で大電力 試験を行った。試験後にサーキュレータを左右反転さ せてアイソレーションの測定も行っている。その結 果を Figure 9, 10 に示す。試験結果から終端がダミー ロードであれば 450 [kW] まで問題なく使えることが 分かった。



Figure 5: Measurement and simulation of insertion loss.

Proceedings of the 13th Annual Meeting of Particle Accelerator Society of Japan August 8-10, 2016, Chiba, Japan

PASJ2016 MOP030



Figure 6: Set up of high power test for C-band 3-port circulator.



Figure 7: Retern loss and isolation at 5.3 [GHz].

4.3 終端をショート板とした時の大電力試験結果

次にショート板を終端側に取り付け大電力印加時 にショート板の位置を変えて大電力試験を行った。管 内波長 $\lambda_g/4$ 厚のスペーサーを取り付けて試験した結 果、反射特性が入力 RF パワーに従い劣化することを 確認した。熱の問題であることも考えられるので Duty を 1/10 にして試験したが、その傾向は変わらなかっ た。一方で挿入損失には R F パワーに応じた変化が無 い。 $\lambda_g/4$ スペーサーを取り付けて試験した場合、フェ ライト上で強電磁場が発生して、フェライトのスピ ン運動を阻害していると考えられる。



Figure 8: Insertion loss at 5.3 [GHz].





Figure 10: Insertion loss at 5.3 [GHz].

5. 最大電界強度

今回の反射特性が入力 RF パワーに従い劣化する現 象をシミュレーションで検証するため、大電力試験構 成をモデル化してシミュレーションした。その結果、 $\lambda_a/4$ スペーサーがあったときに電界強度が最も高い 結果を得た。推測であったフェライト上の強電磁場が 発生して、フェライトのスピン運動を阻害している ことを裏づける結果として Figure 11 に示す。シミュ レーションの結果、今回開発したサーキュレータは 最大電界強度が 4.5 [MV/m] を超えると問題が起こる ことがわかった。一方で、去年製作したXバンドサー キュレータでは6[MV/m]で問題がなかったことを考 えると、今回製作したサーキュレータの耐電界強度値 が低下していることが分かった [4]。これは温度試験 をしたときに温度変化による特性の変化がXバンド サーキュレータに比べて大きかったことが関連して いると考える。結論として、動作点である外部磁場が 適切な設計値よりも低かったのではないかと考える。

6. まとめと今後の課題

5.3GHz 大電力 3 ポートサーキュレータの開発を行い、大電力試験をおこなった。大電力サーキュレー タを設計する上で電界強度を知ることは重要であった。今回の結果より、よりハイパワーで使用できる サーキュレータを設計するためには外部磁場を十分 大きくすればよいことが分かった。または温度特性変 Proceedings of the 13th Annual Meeting of Particle Accelerator Society of Japan August 8-10, 2016, Chiba, Japan

PASJ2016 MOP030



Figure 11: Simulation results (480 [kW]).

化の少ないフェライトを選択する方法も考えられる。 今回の試験で加速管とサーキュレータとの物理的距 離を適切に選択すれば、今回開発した C バンドサー キュレータがピーク電力 600 [kW]の大電力下で問題 なく稼動することが分かった。要望があれば、さらに ハイパワーの3 ポートサーキュレータの開発を進め ていく予定である。

参考文献

- [1] Y. Konishi, A high power U.H.F circulator, IEEE Trans. Microwave Theory Tech., Vol. MTT15, pp. 700-708, 1967.
- [2] http://www.trans-techinc.com/
- [3] Y. Konishi, 実用マイクロ波技術講座―理論と実際〈第4巻〉, ケイラボ出版, pp. 74.
- [4] K. Kaneta et al., "X バンド大電力 3 ポートサーキュレー タの設計・製作", Proceedings of the 12th Annual Meeting

of Particle Accelerator Society of Japan, Aomori, Aug. 5-7, 2015.

[5] https://www.cst.com/