# RF SOURCES FOR S1-GLOBAL AT SUPER-CONDUCTING RF TEST FACILITY (STF) IN KEK

T. Matsumoto<sup>1)</sup>, M. Akemoto, D. Arakawa, H. Katagiri, T. Shidara, T. Takenaka, K. Nakao, H. Nakajima, H. Honma, H. Matsushita, S. Matsumoto, T. Miura, S. Michizono, Y. Yano, M. Yoshida and S. Fukuda Accelerator Laboratory, KEK

1-1 Oho, Tsukuba, Ibaraki, 305-0801, Japan

## Abstract

S1-Global project as the international research collaboration is in progress at Super-conducting rf Test Facility (STF) in KEK. Eight 9-cell sc cavities will be operated with one klystron to achieve an accelerating gradient of 31.5 MV/m, which is required as the specification of International Linear Collider (ILC). At the end of the S1-Global test period, demonstrative operation of newly proposed ILC HLRF scheme so called distributed RF system (DRFS) is scheduled. DRFS RF source in this test consists of a common dc power supply, a modulation-anode modulator, and two modulation-anode klystrons. In this paper, current preparation status of RF sources for S1-Global is presented.

# **KEK 超伝導 RF 試験施設(STF)での S1 Global のための高周波源**

## 1. はじめに

KEK の STF では、ILC の実証のために 2005 年か ら運転が始まった。その Phase I では 4 台の超伝導 空洞をインストールしたクライオモジュールの運転 を行い、2008 年末に終了した。

その後、国際研究協力による S1 Global 計画が進 められており、2010 年夏から年末にかけて試験が 行われる。この S1 Global では、KEK、FNAL、 DESY で作られた計 8 台の 9 セル超伝導空洞が 2 台 のクライオモジュールに組み込まれ、試験が行われ る。最終的には、この 8 台の空洞を用いて ILC のデ ザインである平均 31.5 MV/m の加速勾配、0.07%の 振幅安定度、0.24<sup>°</sup>の位相安定度の達成を目指す<sup>[1]</sup>。 また、この S1 Global の試験期間中に ILC に向け て KEK で提案された新しい分布型 RF システム (DRFS)<sup>[2]</sup>の 2 台の RF ユニットの建設、4 台の空洞 による運転を計画しており、DRFS の実機を用いた 実証を行うべく準備を進めている。本報告では、S1 Global のための高周波源の現状について報告を行う。

## 2. S1 Global

S1 Global では、KEK(4 台)、FNAL(2 台)、DESY(2 台)の9 セル超伝導空洞、合計8 台が2 台の6-m ク ライオモジュールに4 台ずつ組み込まれる。2010 年6月から冷却を開始、超伝導空洞の特性評価が始 まった。7 月末に一度常温に戻した後、9 月から再 度冷却を行い、本格的にクライストロンから空洞へ パワーの供給を行う。その後、カプラーや空洞のコ ンディショニング、各空洞のローレンツ力による共 振周波数の離調測定、8 台の空洞による平均加速勾 配 31.5MV/m を目指した運転、そして DRFS の実証 試験と12月末まで運転が行われる。

2.1 S1 Global での高周波源

9 月からの S1 Global 試験では、各空洞とカプ

ラーのコンディショニングを1組ずつ行うが、コン ディショニング期間短縮のため、高周波源の運転で は、2 台の高周波源(運転周波数 1.3 GHz, パルス幅 1.5 ms, 繰返し 5 Hz) が独立に各クライオモジュー ルへ電力を供給する(Stage 1)。各高周波源はバウン サー回路付 IGBT パルス電源とパルストランス、ク ライストロンで構成され、各々の最大出力は 2.5 MW(TH2104C, Thomson)、5 MW(TH2104A, Thales)で ある。各クライストロン出力は、それぞれに異なる 導波管系により空洞へパワーが供給される(図 1)。 KEK の空洞が入るクライオモジュール-A(CM-A、 KEK 製)へは、KEK が開発した分配比の調整が可能 なハイブリッド<sup>[3]</sup>を用いたリニア電力分配システム、 FNAL と DESY の空洞が入るクライオモジュール-C(CM-C、INFN 製)にはトーナメント型(3dB 電力分 配システム)の導波管系で構成されている。トーナ メント型導波管系には、SLAC で開発された分配比 を調整できるバリアブルタップオフ(VTO)<sup>[4]</sup>が組み 込まれている。導波管系の構成要素は、個別にパ ワー通過試験が行われており、導波管系全体での稼 動試験の準備を進めている<sup>[5]</sup>。



図1:S1 Global Stage 1 での高周波源の構成

2.2 S1 Global での低電力高周波制御系

ILC で要求される空洞電場の振幅安定度(0.07%)、

<sup>&</sup>lt;sup>1</sup> toshihiro.matsumoto@kek.jp

位相安定度(0.24°)を満たすためには、高周波源の フィードバック(FB)やフィードフォワード(FF)制御 を利用した運転が必要となる。このためデジタル信 号処理を利用する低電力高周波(LLRF)系の開発を進 め、10 個の 16 ビット ADC(LTC2208)、2 個の 14 ビット DAC(AD9764)、FPGA(Vertex2Pro)を持ち、市 販 DSP ボード(Barcelona、Spectrum Inc.)のドーター カードとして動作する FPGA ボードを製作した。こ の LLRF 制御系では、空洞のピックアップ等の信号 はダウンコンバーターにより中間周波数へ周波数変 換後に ADC への入力となる。FPGA でデジタル信 号処理と FB/FF 制御を行い、DAC からの出力は IQ 変調器によって RF 信号に変調をかける。この RF 信号はクライストロンにより増幅され、空洞に送ら れることとなる。STF Phase I では、4 台の空洞電場 のベクターサムを一定にする FB 制御と適切な FF 制御を行うことにより、振幅 0.007 %rms、位相 0.018° rms の安定度を達成した<sup>[6]</sup>。この低電力 RF 制御系は、EPICS を用いたリモート制御により運転 が行われるべくソフトウェア開発を進めている。

S1 Global では、1イベントでの8台の空洞全部の 入力 RF、反射 RF、空洞ピックアップが測定可能な モニター系を準備している。このモニター系は、異 なる2種類のシステムから成り立つ。一つ目は、こ れまでに開発した FPGA ボードを使い、3つの中間 周波数の異なる信号の合成信号を ADC へ入力、 FPGA 内でのデジタル信号処理により分離を行うも のである<sup>[7]</sup>。この技術により最大 30 チャンネルの 波形モニターが可能となる。また開発中の FPGA ボードを二つ目のモニター系として用いるべく準備 をしている。このボードは、FPGA(Vertex5FX)、4 台の Octal 14 ビット ADC(AD9252)が使われており、 32 チャンネル入力が可能なものである(図 2)。現在、 評価試験を行っており、評価終了後にモニター用 ボードとして組み込まれる。



#### 図2:評価中の FPGA ボード

高圧運転時における高周波源の安全のためにアー ク検出器や VSWR メータで異常を感知した場合に は RF 出力を止めるファーストインターロック系が 組み込まれている。さらに RF オフ後の空洞波形の 減衰率から空洞の負荷 Q 値を常時測定し、クエン チ直前にある設定値以下まで Q 値の減少が認めら れた場合には RF 停止の動作を行うソフトウェアに よるインターロックを準備している。

8空洞での高周波源の運転

Stage 1 での個々の空洞のコンディショニングと

特性の測定の終了後、導波管系やインターロック系 の切り替え(図 3)、測定結果から各空洞の RF 入力比 が最適になるように可変ハイブリッドの結合度の調 整をする。その後、1 台のクライストロンで全数の 空洞を励振させ、平均 31.5 MV/m の加速勾配を目指 した運転を行う(Stage 2)。さらに 8 台の空洞電場の ベクターサムを一定にする FB 制御を行い、加速電 場の振幅・位相安定度等の性能評価を行う。



図3: S1 Global Stage 1(左)と Stage 2(右)での地 上部での導波管系の配置図

ILC のデザインでは、10MW クライストロンを配置した高周波源が 26 台の空洞を励振する構成となっている。ILC での運転パラメータ(平均空洞電場 31.5 MV/m、平均ビーム電流9 mA)の条件下、FB 制御で運転に使うことができるクライストロン RF 出力のオーバーヘッドは 10%である。クライストロンの入出力特性の飽和点近くで FB 制御を行った場合、その FB 利得は相対的に減少し、空洞電場の振幅・位相安定度が悪化することとなる。Stage 2 では、クライストロンの下流に配置した可変ハイブリッドにより出力の調整を行い、オーバーヘッドと空洞電場の安定度の相関についての測定を計画している。

# 3. S1 Global での DRFS 試験

### 3.1 分布型 RF システム(DRFS)

ILC ではコスト削減のため、新しく1トンネル案 を検討している。その RF システムとして KEK で は、分布型 RF システム(DRFS)という小電力のクラ イストロンを多数使用するシステムを提案している。 その基本構成は、複数台の 750kW 変調アノード付 (MA)クライストロンを共通の DC 電源と変調アノー ド(MA)変調器でドライブするものである。基本案 は各クライストロンで2 台の空洞の励振をする。現 在検討中の DRFS は、2 トンネル案の BCD(基本デ ザイン)の延長として、1 台の DC 電源と MA 変調器 が 13 台のクライストロンへ電圧供給を行う構成で ある。この場合、8000 台以上のクライストロンと 600 台以上の電源が全体として必要になる

この DRFS は、クライストロンと電源の大量生産 と適切な製造上の工夫でコスト削減を図ることを前 提としている。また2台の空洞からの反射波を相殺 する配置に導波管系を構成することにより、導波管 系からサーキュレータを除去する。検討すべき点と しては、DRFS では1トンネルに多数の高周波源を 設置するため、小型化、低価格化が必須であること。 また修理や交換がシャットダウン期間に限られるた め、個々の構成要素に高信頼性が求められること、 機器の対放射線耐性が十分あるか等である。 DRFS による高周波運転上の利点としては、

- 1 台のクライストロンで2 もしくは4 台の空洞 をドライブするが、特性の揃った空洞で運転す ることにより、ビーム負荷の有無で生じる空洞 電場の傾きが減少する。これにより空洞の Quenching による RF 出力の制限が緩和され、 空洞の利用効率が上がる。
- 高周波源と空洞間距離が短くなったことにより 高フィードバックゲインでの運転が可能となる。
- 3. 高周波源1台当たりのビームへのエネルギー寄 与は大体60MeV程度。RF源の故障時における エネルギー変動は、ILCで要求されるエネル ギー安定度以下である。

等があげられる。

3.2 S1 Global での DRFS 試験計画

S1 Global では DRFS の実証試験を計画しており、 2 DRFS ユニットの構築と DC 電源と MA 変調器の 開発が進行中である<sup>[8]</sup>。電源と MA 変調器は、2 台 のクライストロン負荷を用いた動作試験が 10 月か ら始まる。Stage 2 での 8 空洞による動作試験が終了 後(11 月末)、MA 変調器と 2 台のクライストロンア センブリ、LLRF 系は地下トンネルへ移動、CM-A の 4 台の空洞を用いた DRFS の実証試験が 12 月末 まで行われる(Stage 3)。



図4:S1 Global Stage 3(DRFS 実証試験)での高 周波源の構成図

STF Phase I での測定から、RF オフ後の波形カー ブから空洞の負荷 Q 値や離調の測定を行うには サーキュレータが必要との結論を得ている<sup>[6]</sup>。これ は導波管系のハイブリッドのアイソレーションが低 いことによるものである。今回の実証試験では、高 アイソレーション(約 40dB)のマジック T を用いて 導波管系の構築を行う。導波管系に要求されること として、ビーム加速の際に各空洞間で加速位相に なっていること、空洞で反射された RF がマジック T で相殺されクライストロンに反射波が伝播しない ことである。そのためにマジック T の片側に導波管 の位相長が 90° 長くなるように直管を挿入してい る。

3.3 DRFS でのデジタル LLRF 系

DRFS においてデジタル LLRF 系は、トンネル内 に設置されるものである。このデジタル LLRF 系と して KEK-cERL で開発中の $\mu$ TCA 規格のデジタル LLRF 系<sup>[9]</sup>で構築する準備を進めている。開発中の FPGA ボードには4台の16ビット ADC(LTC2208)、 4台の16ビット DAC(AD9783)、FPGA(Vertex5FX) が搭載されている。またファーストインターロック 系には、J-PARC の MR と cERL で開発されたシス テム<sup>[9]</sup>を用いる。

今回の DRFS 実証試験において、電源ではバウン サー回路による電圧降下補償は行われず、クライス トロン印加電圧にサグが現れることになる。これに より電圧のサグが 5~10%程度あった場合、電気長 の変化から 40°~80°の回転になると見積ること ができる。この位相変動に対して、フィードバック ゲインを下げることが無いようにデジタル信号処理 で補正を行う。また高圧サグの影響下で RF パワー を効率的に利用するため、空洞へのフィリング時間 では FB 制御をせずに最大出力で運転、フラット トップ近くで FB 制御を開始する運転の検討をして いる<sup>[10]</sup>。

## 3.4 S1 Global 以降の DRFS

S1 Global は 2010 年末に終了となるが、STF では 量子ビーム実験(2012 年 1 月ビーム運転開始)が計画 されている。RF 電子銃で出たビームは 2 台の超伝 導空洞により 40MeV 程度に加速されるが、この空 洞の高周波源は DRFS で運転することを検討してい る。また量子ビーム実験終了(2012 年 7 月末)後、8 台の超伝導空洞を 12m クライオモジュールに組み 込んでビーム運転を行う STF2 が計画されている。 この STF2 において、DRFS による高周波源が採用 される予定である。

4. まとめ

KEK-STF では国際研究協力により S1 Global が進 められ、8 台の超伝導空洞で ILC デザインの加速勾 配(平均 31.5 MV/m)の達成を目標としている。この S1 Global で 高周波源は、空洞やカプラーコンディ ショニング(Stage 1)、8 空洞運転(Stage 2)、DRFS 実 証試験(Stage 3)に向けた準備を進めている。

## 参考文献

- [1] H. Hayano, et al., "STF の状況", 本研究会.
- [2] S. Fukuda "ILC の新提案-分布型 RF システム(DRFS)", Proceeding of Particle Accelerator Society Meeting, Tokai, 2009, TOACC01.
- [3] S. Kazakov, et al., "L-band Waveguide Elements for SRF Application", Proceeding of Particle Accelerator Society Meeting, Tokai, 2009, FPACA22.
- [4] C. D. Nantista, et al., "Progress in L-band Power Distribution System R&D at SLAC", Proceedings of LINAC08, Victoria, BC, Canada, 2008.
- [5] T. Takenaka, et al., "S1-Global の導波管分配システム (KEK ILC)", 本研究会.
- [6] S. Michizono, et al., "Vector-sum Control of Super-Conducting RF Cavities at STF", PAC'09, Vancouver, Canada, WE5PFP083.
- [7] T. Matsumoto, et al., "Digital Low-Level RF Control System with Four Intermediate Frequencies at STF", PAC'09, Vancouver, Canada, WE5PFP086.
- [8] M. Akemoto, et al., "ILC 計画における分布型 RF 源用電 源の開発", 本研究会.
- [9] T. Miura, et al., "Low Level RF System for cERL", IPAC10, Kyoto, May 2010, TUPEA048.
- [10] S. Michizono, et al., "Digital LLRF System for STF S1-Global", IPAC10, Kyoto, May 2010, TUPEA047.