BOOSTER SYNCHROTRON FOR CENTRAL JAPAN SYNCHROTRON RADIATION FACILITY

Koichi Nakayama ^{#,A)}, Aki Murata^{A)}, Naohisa Tsuzuki^{A)}, Teruyasu Nagafuchi ^{A)}, Shinya Matsuda^{A)}, Junko Watanabe^{A)}, Kosuke Sato^{A)}, Yoshifumi Takashima^{B)}, Masahito Hosaka^{B)}, Naoto Yamamoto^{A)}, Kiyoshi Takami^{B)}, Hiroyuki Morimoto^{B)}, Atsushi Mano^{B)}, Takumi Takano^{B)}, Masahiro Katoh^{C),B)}, Yoichiro Hori^{D),B)}, Shigeki Sasaki^{E),B)}, Shigeru Koda^{F),B)}

^{A)} Toshiba Corporation Power System Company, 8 shinsugita,isogo-ku,yokohama 238-8523
 ^{B)} Synchrotron Radiation Research Center,Nagoya University,Furo-cho,Chikusa-ku,Nagoya, 464-8603
 ^{C)} Institute for Molecular Science, National Institute of Natural Science, Myodaiji-cho,Okazaki 444-8585
 ^{D)} High Energy Accelerator Research Organization, KEK, 1-1 OHO, Tsukuba, Ibaraki 319-1112
 ^{E)} Japan Synchrotron Radiation Research Institute(JASRI/Spring-8), Kouto, Sayo-cho,Sayo-gun, Hyogo 679-5198

F) Saga Light Source, 8-7 Yayoigaoka, Tosu, Saga, 841-000

Abstract

The1.2GeV Booster synchrotron for Central Japan Synchrotron Radiation Research Facility(Provisional) has been designed, constructed. The 1ns single bunch electron beam from 50MeV injector linac is injected by on-axis injection scheme and accelerated up to 1.2GeV. The beam commissioning for beam extraction has been progressing. The design beam emittance is designed about 200nm for Top up operation. FODO lattice has applied with 10 Bending magnet, 10 Focusing Quadrupole and 10 Defocusing Quadrupole magnet. Six sextupole magnets for chromaticity correction and 8 Horizontal and Vertical magnet also installed. The 499.654MHz 10kW RF Solid state amplyfier used for Accelerator cavity. The repetition cycle is 1Hz and Power supply for lattice magnets and RF solid state amplifier is operated with pattern memory system. The EPICS control system is used with timing control system for pulse magnet and pattern memory system.

中部シンクロトロン光利用施設(仮称)1.2GeV ブースターシンクロトロン

1. はじめに

中部シンクロトロン光源利用施設(仮称)の 1.2GeV ブースターシンクロトロンの設計・製作お よび据付が完了して、入射用 50MeV のライナック を用いたビーム調整作業を行っている。現在は、 1.2GeV までのビーム加速を確認して、光源リング のビーム調整試験を並行して行っている。^[1,2,3,4]

将来の TOP-UP 運転に備えて、ビームエミッタン スを 200nm 程度を目指してラティス設計を行った。 ブースターへのビーム入射効率の向上を考えて 50MeV ライナックから 1ns の電子ビームを ON-AXIS 入射して、ブースターシンクロトロンでのシ ングルバンチ運転を行う。

電磁石は 10 台の偏向電磁石(BM) および各 10 台の QF および QD から構成される。加速立ち上げ 時のうず電流による 6 極磁場の効果を含めて、クロ マテシティ補正用の 6 極磁石 6 台(SF、SD)を設 置した。電磁石の製作および設置誤差による誤差磁 場による閉軌道の補正用に、軌道補正電磁石水平 7 台および垂直用 8 台を設置する。高周波加速系は、 10k W の 500MHz 半導体アンプで 光源リング と同じ 500MHz 加速空洞に高周波を伝送する。各電 磁石および高周波アンプは、パターンメモリーを用 いて1 Hzのパターン運転を行う。制御系はEPICS を用いたシステムで、タイミング制御系により入出 射電磁石およびパターン電源のタイミング制御を 行っている。

2. ブースターシンクロトロンの設計

ブースターシンクロトロンは、電磁石および電源 の小型化および蓄積リングへのトップアップ運転時 のビーム輸送・入射効率を考えて SPring-8 ブース ターシンクロトロンの 200nm-rad 程度のエミッタン スを目指してラティスの検討を行った。

小型で低エミッタンスのラティスとして 10 セル の FODO ラティスを選択した。4 極電磁石は、2 ファミリーの QF および QD の 2 種類で考えた。 直線部を 1420mm と 1180mm を交互に配置して入射 部、出射部および高周波空洞は 1420mm の長直線部 への配置をおこなう事で周長を 48m にした。

入射用の 50MeV ライナックからの入射電子ビー ムは、ブースターシンクロトロンのシングルバンチ 運転を行うためにパルス幅が 1ns 以下で ON-AXIS 入射を行い入射後のベータトロン振動を抑えている。 表1は、チューン 2.75/1.75 にした場合のパラ メータである。エミッタンスは 1.2GeV で 213nm と なり、出射時の最大ビームサイズ(水平方向で 1σ 分)は、2.21mmになる。

[#] koichi.nakayama@toshiba.co.jp

表1:ブースターシンクロ	トロンパラメータ
入射エネルギー	50 MeV
出射エネルギー	1.2 GeV
周長	48m
チューン	2.75/1.75
Chromaticity	-2.46/-2.34
Momentum compaction	0.129
エミッタンス(1.2GeV)	214nm
加速周波数	499.654MHz
ハーモニック数	80
繰り返し	1 Hz
出射時最大ビームサイズ	2.2mm

Horizontal plan view (X-Y plane)

Grid size 2.0000 [m]





図2:ブースターラティス関数(1/5 周分)

2-1 ビーム入出射軌道およびパルス電磁石 ビーム入射軌道および周回ビームの入射部の軌

道を図3に示す。



(青:入射軌道 および 赤:入射時ビームサイズ
 ; ε = 1 π mm/mrad、dp/p=±0.5%)
 図3:入射部での入射ビーム軌道および周回軌道

50 MeV ライナックからの電子ビームは、入 射セプタム電磁石によりブースターに入射されて 入射キッカー電磁石により中心軌道を周回する。 入射パルス電磁石の仕様を表2に示す。 表2;入射パルス電磁石仕様

入射用セプタム	電磁石仕様
台数	1台
磁極長	0.524 m
偏向角	30 度
偏向半径	1 m
磁場強度	0.167 T
磁場波形	2μ sec 正弦半波

入射用キッカー	電磁石仕様
台数	1台
磁極長	0.2 m
最大キック角	8 mrad
最大磁場強度	0.0064 T
磁場波形	立下り 150nsec 台形波

ビーム出射軌道および入射時周回ビームの出射部 の軌道を図4に示す。



1.2GeV まで加速された電子ビームは、周回時間 より立ち上がりに早いキッカーで出射セプタムに 導かれて取り出される。 出射パルス電磁石の仕様を表3に示す。

表3;出射パルス電磁石仕様

出射用セプタム電磁石	士様
台数	1台
磁極長	0.863m
偏向角	16.482 度
偏向半径	3 m
磁場強度	1.32 T
磁場波形	100 µ sec 正弦半波
出射用キッカー電磁石	士様
台数	1台
磁極長	0.16 m
最大キック角	5.2 mrad
最大磁場強度	0.12 T
磁場波形	< 160nsec

2.2 加速時のうず電流の影響および6極補正

ブースターシンクロトロンの運転は1 Hz で、偏向 部磁場は、入射時の 0.041T から 1.2GeV の 1.005T まで、0.45 秒間で直線的に変化させる。この磁場の 変化により、偏向部ダクトにうず電流が流れて 6 極 成分が発生する。

運転パターンとしては、0.45 秒で 50MeV から 1.2GeV まで直線的に立ち上げることを考える。 このときに発生する、偏向部ダクトのうず電流による6極成分を以下に評価する。 楕円のビームダクトの厚さを D として、電磁石の ギャップの 1/2 をhとした場合のうず電流による、

6極磁場成分mは以下になる。

 $m = 1 / B \rho \cdot d 2 B/dX2$ = $\mu 0 \cdot \sigma \cdot D \cdot d B/dt / (B \rho h)$ = 8.83E-2/ (0.047625+2.434 * t) $\subset \subset \mathcal{C} \quad \sigma = 1.36E6 \quad (1 / \Omega \cdot m) : SUS$ D=0.7 m m, h = 10 m m, dB/dt= (1.005T-0.041T) / 0.45 = 2.224 T/s

この6極磁場の影響は加速開始時が最大となるため、 直線的な磁場変化では、0.8mm 厚のSUSダクトを 使用すると、うず電流の6極成分によるクロマテシ ティが大きくなり、ビームを安定に加速するには6 極磁場によるクロマテシティ補正が必要になる。 SUSダクトとしてUVSORおよびSPring-8等で使わ れている0.3mmの薄肉ダクトを使用すると、6極磁 石の補正なしでもビームが安定に加速できる。

一方、うず電流による6極成分は、磁場立ち上げの スムージングを行うことにより、線形に立ち上げ場 合と比較して、1/2から1/3に低減できる。このた め、0.8mm 厚の SUS ダクトでもビーム安定領域が 広くできることがわかった。 図5に、スムージングによる6極成分低減を示す。



図5;加速開始時のスムージング(50ms)による うず電流6極成分の低減

うず電流による 6 極磁場がある場合の、6 極磁場の 非線形効果によるビーム安定領域について計算コー ド MAD8 で計算を行った。図 6 に、SUS0.3mm のダ クトで直線的な磁場変化で1 Hz 運転を行った場合 を示す。SUS0.8mm のダクトを使用する場合には、 磁場立ち上げ時にスムジーングを行うことで安定領 域を確保できる。



図6:うず電流の6極成分によるビーム安定領域

2.3 高周波システム

ブースターシンクロトロンの高周波空洞は、光源 リングと同じ空洞本体を使用する。高周波システム の仕様を表3に示す。

表3:高周波システムパラメータ

RF 周波数	499.654MHz
空洞シャントインピーダンス	$6.8 \mathrm{M}\Omega$
RF加速電圧(最大)	0.2MV
量子寿命(1.2GeV@0.2MV)	>10sec
空洞 RF ロス(@0.2MV)	5.9kW
放射光ロス(1.2GeV)	46.1keV/turn
ビーム RF ロス(<u>1.2GeV@1mA</u>)	0.0461kW

最大 RF 加速電圧に関しては、1.2GeV での量子寿命 が 10 秒以上という条件から、図7より 0.2MV と決 定した。

高周波源としては必要な RF 電力が最大で 6.0kW 程度のため出力 10kW の半導体アンプを採用した。



図7:量子寿命とRF加速電圧の関係(1.2GeV)

入射時 50MeV での RF ピーク電圧によるバケット 高さのエネルギー広がりを考えたビームサイズを、 図 8 に示す。 RF 電圧一定運転の場合は、 Vrf=0.2MV でバケット高さは 1.55%になる。この場 合は、ビームサイズは最大±28 mmになる。

ビームサイズを抑えるためには、RF 電圧を 0.02MV 程度にする必要があることがわかる。現状 のラティスのアパーチャーは1.0%程度のエネル ギー全幅を許容するように考えてある。



図8:入射時のRF電圧によるビームサイズ変化

2.4 電磁石電流と空洞電圧のパターン制御

ブースターシンクロトロンの偏向電磁石電流、4 極電磁石電流、6極電磁石電流、および加速空洞の 加速電圧については、加速エネルギーに依存する変 化パターンを与える必要があります。このためにパ ターンメモリ装置を用いてこれらの基準信号をパ ターンとして出力します。図9にパターン制御の構 成図として偏向電磁石電源を例として示す。 4極電磁石電源、6極電磁石電源、および加速電圧 も同様のパターン制御を行う。



パターンデータ(電流波形)はワークステーション (WS)よりネットワーク経由でパターンメモリ装置に 送られてメモリに記録される。このメモリのデータ がクロック信号によって先頭から順番に読み出され て電流基準値として出力される。トリガ信号の入力 により、メモリは先頭に戻り、再びクロック信号の 入力により電流基準値が出力される。この動作を 図 10 のタイムチャートに示す。加速開始とフラッ トトップへの移行時は二次関数により滑らかにつな がるようパターン作成ソフトによりパターンデータ を作成する。



3. 現状および今後の予定

2012 年 4 月末までには、1.2GeV ブースターシンク ロトロンへのビーム入射および 1.2GeV 加速を確認 している。その後、光源リングへのビーム入射試験 を続けて、2012 年 7 月末にビーム蓄積に成功して ファーストライトの観測した。

現在は、光源リングへの蓄積実験と並行して、ブー スターシンクロトロンのビーム調整を行っている。

参考文献

[1] Y. Takashima, et.al., "Present Status of Accelerators of the Central Japan Synchrotron Radiation Facility", *These Proceedings*, THPS012
[2]M. Yamamoto, et al., " DESIGN OF THE 50MEV LINAC OF THE CENTRAL JAPAN SYNCHROTRON RADIATION FACILITY", *These Proceedings*, THPS027
[3]A. Murata, et.al.," Acceleratot system FOR CENTRALJAPAN SYNCHROTRON RADIATION FACILITY", These Proceedings, THPS047
[4] N. Yamamoto, et.al., " Commissioning of Accelerators of the Central Japan Synchrotron Radiation Facility", *These Proceedings*, THPS040