[12C-05]

# R&D STATUS OF THE X-BAND LINAC SYSTEM FOR THE JLC PROJECT

M. Akemoto, Yong Ho Chin, T. Higo and N.Toge\*)

# Accelerator Laboratory, High Energy Accelerator Research Organization (KEK) Oho 1-1, Tsukuba, Ibaraki 305-0801, JAPAN

Abstract: The JLC is a Japanese accelerator project which aims at providing electron-positron collisions at sub-TeV up to TeV energy range. An overview of the R&D status for the X-band(11.424 GHz) linac system for the JLC project is presented.

# JLC 計画のための X-バンド線形加速器システムの開発現状

#### 1. 始めに

JLC 計画では,重心系エネルギー 500 GeV 程度から1 TeV 程度までの電子陽電子衝突実験を行うためのリニアコライダーの建設を目指している[1].この加速器の実現のためには,加速中のビームエミッタンスの増大を回避しつつ高い加速勾配を効率よく発生できる線形加速器の実現が不可欠である.JLC 用の主線形加速器の基幹スキームとして,KEK は(高エネルギー加速器研究機構)でX-バンド(11.424 GHz)線形加速器の開発を推進してきた[2,3].この報文ではその開発現状について紹介する.まず,次項で加速器システムの構成について概説する.続いて,クライストロンモジュレータ,クライストロン,大電力高周波パワーの分配システム,および加速管の開発状況を述べる.

### 2. X-バンド線形加速器システムの構成

X-バンド線形加速器の基本システム構成を図1に 示す、大電力クライストロンで発生した高周波(RF)パ ルスは、伝送管を通して加速管に分配され、ビーム加 速の用に供される.

一般に,電子線形加速器では,所要の加速勾配を発 生するためには,一本のクライストロンで発生する RF パルスは電力的には小さすぎ,時間的には長すぎ る傾向にある.このため,何らかのパルス圧縮が必要 となる.JLC X-バンド線形加速器では,一パルスあた り,2.8 ns 間隔で 95 バンチからなるマルチバンチ ビームを加速するが,フィル時間を加えて各加速 管に供給されるべき RF パルス長は約 360 ns であ る.JLC では,これに対して,クライストロンのパ ルス長さをその4倍,1.5 μs に設定した 運転では, 8 本のクライストロンからのパルスを足しあげ,そ ののち,これを時間的に4分割して,4つの加速管 群に分配する.このようなRF パルス圧縮分配の方 法は,DLDS (Delay Line Distribution System) と呼ば れているが,共鳴空洞を用いる SLED 方式および その派生に比べて,10-15%以上の効率改善が見 込まれている.

加速管のシャントインピーダンスは平均 90 MΩ/m,加速モードQ値は 7800 で,これによっ て,加速勾配 75 MV/m (ビームローディング無し のとき)を発生する.ビーム加速時の実効加速勾配 は55 MV/m となり,従って重心系エネルギー 500 GeV の運転を行うのに必要な線形加速器の実効長 (入射器,最終収束部を除外する)は9km 程度と なる.大電力 RF 系の総合電力効率としては38% 程度を目標としている.これによって,500 GeV 運 転時(繰り返し150 Hz,ルミノシティ8.7 x 10<sup>33</sup> cm<sup>-</sup> <sup>2</sup> s<sup>-1</sup>)のときの所要 AC 電力は141 MW と見積もら れる.

以上がX-バンド線形加速器の基本構成の考え方 であるが,必要なハードウェアの全てがただちに 手に入るわけではなく,相当の研究開発(R&D)が 必要となる.KEKグループでは全ての必要部品の

<sup>\*)</sup> N.Toge 0298-64-5224, nobu.toge@kek.jp



図 1: JLC 加速器のための主線形加速器の構成概念図 .クライストロン8 本のパッケー ジが 9 個集まった RF クラスターによって, 108 本の加速管(延長約 220 m)をドライ プする.1 クラスターでの全加速電圧は約 10.7 GeV となる.

国産供給化を目指して,国内大学,研究機関,企業との開発を推進してきた.同時に,予算規模上,JLCが何らかのかたちで国際協力化されることも将来の計画運営の射程に入れる必要性があると認識されている.このため,KEKグループは海外研究所との協力関係も重視しており,米国 SLAC,ロシアBINP Protvino支所などとの共同研究をも積極的に展開している.

## 3. クライストロンモジュレータ

クライストロンモジュレータの満たすべき基本性 能は,最大繰り返し150 Hz でフラットトップ1.5 µs 以上のパルスを安定にクライストロンに供給するこ とである.パルス電圧は最大500 kV,クライストロ ンのパービアンスには0.75 - 0.8 µPを想定している. 一台のモジュレータで多数のクライストロンを運転 することができれば,コスト低減に資するところ大 ではあるが,システムの信頼性確保に必要な対策の 実現可能性に鑑みて構成は最終的に決めることにな る.

現在の開発重点としては,スイッチ素子としてサ イラトロンを使うことを止め,IGBT (Insulated Gate Bipolar Transistor)と呼ばれる大電流半導体素子を採 用することで,高効率化,コストの低減と信頼性向 上を図る可能性について追求している.

# 4. クライストロン

クライストロンの基本仕様は,最大繰り返し150 Hz で,75 MW,パルス長1.5 μs のX-バンド RF 出 力を得ることである.RF 効率は55 % を目標とする. 重心系エネルギー500 GeV 運転のとき必要なX-バン ドクライストロン総数は約3600本である.

KEK では,海外研究所との共同研究を進めると同時に,国内でのX-バンドクライストロンの開発基盤の充実に努めてきた.これまでに,ソレノイド収束タイプのクライストロンで50MW,1.5 μsの出力を実現している(図2).現在の研究重点は,ビーム収束のために周期構造をもった永久磁石群を採用した, PPM (Periodic Permanent Magnet)タイプのクライストロンの開発にある.これによって,クライストロン 運転電力の低減と各種インターロックの簡略化を目指している.日本で開発されたPPM タイプX-バンドクライストロンの1号機の試験は,本年(2000年) 7月に予定されている.



図 2 : X- バンドクライストロン試作機の性能例. XB72K は KEK 試作のソレノイド収束型機,それ以 外はSLAC での試作機である.目標性能を灰色の太 線で示した.

図2:



図3:2-mode DLDS の構成例.8本のクライストロン 群からのX-バンドRF電力は,二本の導波管を使って 4箇所に散在する加速管に供給される 導波管中での伝 送モードにはTE12とTE01を用いる.

# 5. 大電力高周波分配システム

DLDS では大量の導波管が必要となる.その数量を減 らす一方法として導波管の上流端から各複数の伝送 モードのX-バンド電力を注入することが考えられる (Multi-Mode DLDS).必要に応じて所定の伝送モードの X-バンド電力のみ取り出して加速管に供給するように すれば,必要な導波管群の総延長を低減することがで きる.図3にそのようなMulti-Mode DLDSの構成例を 示す.これは,一本の導波管にTE12とTE01の二つ のモードで同時にX-バンド電力を伝送するケースであ る.KEKでは,99年夏秋に約50mの導波管でTE12 モードを伝送する低電力試験を行い,伝送エラー,減衰 などについて良好な結果を得た.今後の重点研究項目 は,大電力試験用部品の開発,試作,Multi-Mode DLDS の実装スキームの改良 X-バンド RF 位相の測定制御技 術の開発などである.

#### 6. 加速管

これまでのJLCための加速管研究では,効率良く加 速勾配を発生すると同時に,ビームエミッタンスの増 大を防ぐべく,ウェーク場の共振を出来るだけ低減す るような設計を開発実証することが大きな課題であっ た.KEKでは,米国SLACとの協力のもと,高調波を 離調し,かつ積極的に減衰もさせる,Damped-Detuned 型加速管の開発を進めてきた.これまでに,何回かの ビーム試験を経て,ウェーク場の減衰については十分 JLCの要求仕様を満たせる加速管が作れることを実証し



図4:KEK / SLAC で共同開発した加速管のビーム試験結果.横方向ウェーク場強度の実測値を, 先行バンチ通過後の時間の関数として示している. 黒丸:測定値,実線:計算.ウェーク場減衰の目 標は,「1 V/pC/m/mm 以下」である.

### ている(図4参照).

今後の重点開発項目には,大電力運転時の加速管 の安定性の確立,電気設計の更なる最適化,大量生 産に向けた生産技術の工業化の研究などが挙げられ る.

#### 7. 終わりに

JLC の主線形加速器のためのX-バンドRF 系の開発 状況について,駆け足で触れた.今後の開発要目に ついては個別に既に挙げた.JLC実現に向けて技術 を確立するためには,更に,図3に示すような,ク ライストロン,DLDS,加速管群の一セットを建設 し実証運転することが必要と考えている.

# 参考文献

- [1] JLC Study Group, "JLC Design Study ", KEK-report-97-1, April, 1997.
- [2] Ed. by N.Toge, et al, "International Study Group Progress Report", to be published as KEK report, 2000.
- [3] http://lcdev.kek.jp